

Link: <https://www.tecchannel.de/a/alle-details-zu-den-ersten-dual-core-xeons-von-intel,432497>

Alle Details zu den ersten Dual-Core-Xeons von Intel

Datum: 11.10.2005

Der „Paxville DP“ ist Intels erster Dual-Core-Xeon. tecCHANNEL nennt schon jetzt alle wichtigen Neuerungen und Infos inklusive erste Performance-Werte. Außerdem erfahren Sie bereits Details sowie die Taktfrequenzen und Cache-Größen des Nachfolgers „Dempsey“ sowie der ersten POWER-Optimized-CPU „Woodcrest“.

Ursprünglich sollte Intels Dual-Core-Premiere bei den Xeon-Prozessoren im ersten Quartal 2006 mit „Dempsey“ erfolgen - dann gleich zusammen mit der komplett neuen Plattform „Bensley“. Doch mit dem Xeon „Paxville DP“ gibt es bereits jetzt eine Dual-Core-CPU für aktuelle 2-Wege-Xeon-Plattformen.

Erste Eindrücke über die Leistungsfähigkeit des Dual-Core-Xeons ermöglichen von Intel ermittelte Performance-Werte. Der Hersteller teilte tecCHANNEL die Benchmark-Ergebnisse während eines Besuchs in der Intel-Fab in Oregon mit.

Noch mehr Performance ist mit der Bensley-Plattform zu erwarten: Die künftigen Dual-Core-Xeons „Dempsey“ arbeiten mit deutlich höherer Taktfrequenz, es gibt zwei unabhängige Prozessorbusse und es stehen vier FB-DIMM-Channels parat. Außerdem erhält man neue Technologien wie die **I/O Acceleration Technology**¹ oder **Vanderpool**² gratis dazu.

Und während Intel die Features der Bensley-Plattform bereits offen kommuniziert, hüllt sich der Hersteller über die CPU- und FSB-Taktfrequenzen, die Cache-Größen sowie Prozessornummern des Xeon „Dempsey“ noch in Schweigen.

Eine tecCHANNEL vorliegende aktuelle Prozessor-Roadmap gibt diese Details jedoch preis. Darin finden sich auch neue Details zum Low-Power-Xeon „Sossaman“, der auf dem Mobile-Core „Yonah“ basiert und Anfang 2006 auf den Markt kommen soll. Außerdem stehen in der Roadmap bereits die Taktfrequenz und Cache-Größe des Xeon „Woodcrest“ – Intels erste CPU mit der Next Generation POWER-Optimized Microarchitecture.

Der für alle Leser frei zugängliche tecCHANNEL-Artikel **„Intel: Dual-Core-Premiere bei Xeons“**³ erläutert ausführlich Intels Zukunftspläne. (mec)

Kennen Sie tecCHANNEL-Premium schon? Dort erhalten Sie neben zusätzlichen exklusiven tecCHANNEL-Beiträgen und Artikel-eBooks auch **kostenlos jeden Monat ein eBook** aus dem Programm des Pearson-Verlags zum Downloaden. Aktuell gibt es das eBook "Small Business Server 2003" von Addison-Wesley **als freien Download**⁴.

Mehr **Infos zu tecCHANNEL-Premium finden Sie hier**⁵. Ein Monatsabo ist beispielsweise schon für 6,90 Euro zu haben.

tecCHANNEL Shop und Preisvergleich

Links zum Thema CPU	Angebot
Bookshop	Bücher zum Thema Hardware⁶
eBooks (50 % Preisvorteil)	eBooks zum Thema Hardware⁷
Preisvergleich	CPUs⁸

Links im Artikel:

¹ <https://www.tecchannel.de/link.cfm?type=article&pk=422202>

² <https://www.tecchannel.de/link.cfm?type=article&pk=402566>

³ <https://www.tecchannel.de/link.cfm?type=article&pk=432493>

⁴ <https://www.tecchannel.de/link.cfm?type=article&pk=432364>

⁵ https://www.tecchannel.de/_misc/angebot/1.html

⁶ <https://www.tecchannel.de/index.cfm?pid=228&type=100&code=D&cat=Book>

⁷ <https://www.tecchannel.de/index.cfm?pid=228&type=100&code=D&cat=eBook>

⁸ http://markt.tecchannel.de/CPUs_c__1004.cat

IDG Business Media GmbH

Alle Rechte vorbehalten. Jegliche Vervielfältigung oder Weiterverbreitung in jedem Medium in Teilen oder als Ganzes bedarf der schriftlichen Zustimmung der IDG Business Media GmbH. dpa-Texte und Bilder sind urheberrechtlich geschützt und dürfen weder reproduziert noch wiederverwendet oder für gewerbliche Zwecke verwendet werden. Für den Fall, dass auf dieser Webseite unzutreffende Informationen veröffentlicht oder in Programmen oder Datenbanken Fehler enthalten sein sollten, kommt eine Haftung nur bei grober Fahrlässigkeit des Verlages oder seiner Mitarbeiter in Betracht. Die Redaktion übernimmt keine Haftung für unverlangt eingesandte Manuskripte, Fotos und Illustrationen. Für Inhalte externer Seiten, auf die von dieser Webseite aus gelinkt wird, übernimmt die IDG Business Media GmbH keine Verantwortung.